

TR-427

知識処理向き並列推論エンジン

北上 始、横田 治夫、服部 彰(富士通)

October, 1988

©1988, ICOT

ICOT

Mita Kokusai Bldg. 21F
4-28 Mita 1-Chome
Minato-ku Tokyo 108 Japan

(03) 456-3191 ~ 5
Telex ICOT J32964

Institute for New Generation Computer Technology

知識処理向き並列推論エンジン

Knowledge Processing Oriented
A Parallel Inference Engine

北上 始、横田 治夫、服部 彰

Hajime KITAKAMI, Haruo YOKOTA, Akira HATTORI

(株) 富士通

Fujitsu Limited

あらまし

ANDストリーム型並列言語GHCを使って全解探索用の並列推論エンジンの実現方法について述べる。実現に当たっては、OR並列とAND並列の機能が双方必要であるが、GHCではOR並列の機能を備えていないことからOR並列を実現する際の問題点を分析し、その解決策について述べる。また、OR並列とAND並列で実現した全解探索用の並列推論エンジンの測定結果についても述べる。

1. はじめに

知識処理システムでは、今後、大規模なデータを扱うような分析や診断問題・膨大な組み合わせを扱うような計画や設計問題・多大な計算を必要とするようなシミュレーション問題などを実時間で解く要求が高まってくるものと考えられている。これに答えるために、並列マシンの力を効率良く引き出すアプローチで、知識処理を高速化する研究が進められている。

知識処理は、人間の知識をデータとして知識ベースに登録し、①知識ベースから必要なデータを検索した後、②それを分析・加工する処理と見なすことができる。従来の並列処理では、これらを並列化するために、OR並列に力点を置く研究とAND並列に力点を置く研究が別々に進められてきた。

OR並列に力点を置く研究では、ゴール列($g_1, g_2, \dots, g_n$)のゴールを並列に実行するがゴール間に共有変数があると、各ゴール g_i に対して、 N_i 個の解を求めた後に、それらの解集合に対して同じ値を見つける処理を行わなければならない。この処理では、同じ値を見つけるのに逐次処理で、 $O(N_1 \times N_2 \times \dots \times N_n)$ 回の判定が必要になり〔Kasif et al. 1983〕、明らかに効率が悪い。これを解決する方法としてハッシュを使って高速化したという研究〔Rong & Yang 1987〕があるが、これも、所詮、逐次処理なので、効率がいいとはいえない。

一方、AND並列に力点を置く研究では、OR処理をANDストリーム型並列言語(GHC)へコンパイルする方式〔竹内 1987, 上田 1986〕があるが、この方法では、インクリメンタルに増減する知識ベースを、直接、管理することが難しい。また、この研究では、コンパイル時に変数の入/出力宣言をしなければならないので、利用者にとっては煩わしい制限になっている。このような方式の不都合を回避するために、ANDストリーム並列言語GHCを使って、OR並列とAND並列を組み合わせる方法が考えられる。この方法が実現できれば、インクリメンタルに増減する知識ベースを対象とした全解探索用の並列推論エンジンが容易に実現され得る。

本報告では、知識処理システムをOR並列とAND並列の両方で並列化することにより、知識処理システムが十分に並列化され得ると考え知識処理システムの代表的な機能である全解探索用推論エンジンをOR並列とAND並列の両方で実現する方法とその測定結果について報告する。また、ここで使用した並列マシンは、現在、実験システムとして使っているSEQUENT社のSymmetry(8台のプロセッサが共有メモリーで接続された構成)であり、インプリメンテーション言語は、Comnited-Choice型言語GHCである。

GHCは単一代入言語なので、Prologのパックトラック機構に対応する変数の書き換え機構などを持たないので、知識ベースを持つ推論エンジンをインプリメントすることが難しいとされていた。ここでは、GHCに新しいデータタイプとして、 λ 変数を導入する方法により、OR並列とAND並列をうまく組み合わせることについて述べる。知識ベースには、 λ 変数で表現されたホーン節の集合が格納されており、これに対してOR並列とAND並列の両方の機能をもつ全解探索用の推論エンジンの実現方法について報告する。さらに、GHCで実現した全解探索用推論エンジンの性能を知るために、家系図の問題を取り上げ、並列性能比の測定を行った。その結果、8台のプロセッサで約5倍の性能を得た。

本研究は、制約型論理プログラミング言語・知識獲得や学習などで必要とされる知識ベース管理・確信度付きの推論エンジン・時間論理を持つ推論エンジン・意味ネットワーク用の推論エンジン・プロダクションシステム用推論エンジンなどをGHCで並列効果を出しながらプログラミングする際の指針を与えている。

2. 全解探索用推論エンジン

知識処理は、知識ベース検索と検索された知識の分析・加工から構成されるが、これらの処理をまとめた例として論理型プログラミング言語 Prolog (Bowen 1981) による推論エンジンの研究がある。

このエンジンは、図1に示されるようにPrologの機能拡張を必要とすることからメタプログラミングの方式により実現されているが、メタプログラミング方式では、データとプログラムを区別しないプログラミングを行っているので知識ベースのデータも推論エンジンを作成するためのプログラムも同じホーン節の集合として表現されている。必要なデータ(知識)は、3番目のclause述語により検索され、知識の分析は2番目のプログラムによって行われる。検索では、帰結部Pを与え、それと単一化するホーン節が(P:-Q)として得られる。分析はQについて進められる。3番目のclause述語が条件部を持たないホーン節を検索したとき、Q=trueとなり、1番目の停止条件を満たすようになる。

従って、図2に示すように、知識ベースに格納される知識としてのホーン節を表すための変数は、Prologの変数がそのまま使われているので推論エンジンで使われる変数と同じである。

```
solve(true):- !.
solve((P,Q)):- solve(P),solve(Q).
solve(P):- clause(P,Q),solve(Q).
```

図1. 推論エンジンの例

```
ancestor(X,Y):-
    parent(X,Y).
ancestor(X,Y):-
    parent(X,Z),ancestor(Z,Y).

parent(f1,f2).
parent(f2,f3).
parent(f3,f4).
```

図2. 知識ベースの例

以上のような推論エンジンを使うと、取敢えず解答を1つ求めることができるが、この処理は探索木のある一本の経路を辿る処理なので、沢山の経路を同時に辿るような意味での並列性がない。例えば、?- solve(ancestor(X,Y))を実行するとX=f1,Y=f2が計算されるが、目立った並列性がない。従って、これを拡張し、全解を求めるための推論エンジンbagof-solveを実現すると、それは、並列に複数解を求める処理として並列化が可能である。

3. GHCによる並列化

全解を求める推論エンジンを並列化する方法について述べる。この推論エンジンは、知識ベースから必要なデータを検索する処理と得られたデータを分析する処理から構成されるが、以下では、それらの処理をGHCで並列化する際の問題点について述べる。

3.1 問題点

知識ベース検索をGHC上で実現する場合はGHCのストリーム機能と合わせるために、知識ベース検索の結果をストリームで返す機能を実現する必要がある。そのためには、次のような処理が必要である。

- ① ストリームで解答をデータ転送
- ② 必要なデータを探するときの単一化処理
- ③ 変数名の新規作成

①の処理は、GHCがもつ機能を利用することにより実現できるが、②の処理は、GHCの単一代入制限により、実現できない。即ち、2件以上のデータを探することが出来なくなる。ま

た、③の機能は、GHCに存在しない機能であり、新機能として作成する必要がある。

以上により、②が大きな問題点になる。この処理で、単一代入制限を回避する方法として、GHCに項のコピー機能を持たせる方法があるが、この方法では、項の中の変数をコピーする時に変数の排他制御が必要であり、オーバーヘッドが大きいと考えられる。

この問題点は、全解探索用の推論エンジンにおいて、複数のデータを分析していく過程でも生じるので、解決しなければならない問題点である。

3.2 解決策

変数を含む項のコピーは、オーバーヘッドが大きい。変数を含まない項のコピーは特に問題が生じないことに着目し、データを表現する変数を特殊な定数で表現し、GHCの変数と区別する方法を考えた。この特殊な変数を\$変数と呼び、知識ベースのデータ表現や知識ベース検索の条件指定の表現に利用することにした。図3に知識ベースの表現例を示す。知識ベース検索の条件指定は、次のように表される。

```
?- bagof-clause(ancestor($10,$11),Stream),
Stream=
  [(ancestor($12,$13):-parent($12,$13)),
   (ancestor($14,$15):-...)]
```

データの変数を\$変数で表すと、項の単一化処理をもはやGHCの単一化命令で行うことが

```
ancestor($1,$2):-
  parent($1,$2).
ancestor($1,$2):-
  parent($1,$3),ancestor($3,$2).

parent(f1,f2).
parent(f2,f3).
parent(f3,f4).
```

図3. 知識ベースの例

出来なくなるので、以下のような\$変数を含む項を扱うための命令をGHCで実現した。

① unify(TM1, TM2, NewTM, OutBinf)

TM1(項)とTM2(項)を単一化し、その結果をNewTMに返す。OutBinfには、単一化の際に行われた\$変数の代入状況返す。単一化が

終わっても、TM1とTM2の\$変数は、書き換えることがない。

② substitute(InBinf, TM, NewTM, OutBinf)
InBinfの代入情報をもとにTM内\$変数を書き換えNewTMにその結果を返す。OutBinfにはその時に行われた代入状況返す。代入が終わっても、TM1とTM2の\$変数は、書き換えることがない。

③ generate-newVL(InVList, OutVList)

InVList中の\$変数要素分だけ、新しい\$変数を生成し、それらをOutVListに返す。

4. インプリメンテーション

4.1 システム構成

第4図は、GHCで作成した全解探索用の並列推論エンジンの構成図である。図4中の並列推論ドライバーは、与えられた問題(ゴール列)をOR並列やAND並列で解くための指示を行う。並列推論ドライバーがゴール列を受け取ると、それをAND並列処理部に渡す。

AND並列処理部では、ゴール列を分解し、ゴールを並列推論ドライバー経由でOR並列処理部に渡し、ゴールを実行する(OR並列処理部での実行の結果、複数の解答が得られる)。ゴール列の中に、p(\$1),q(\$1,\$2)で示される共

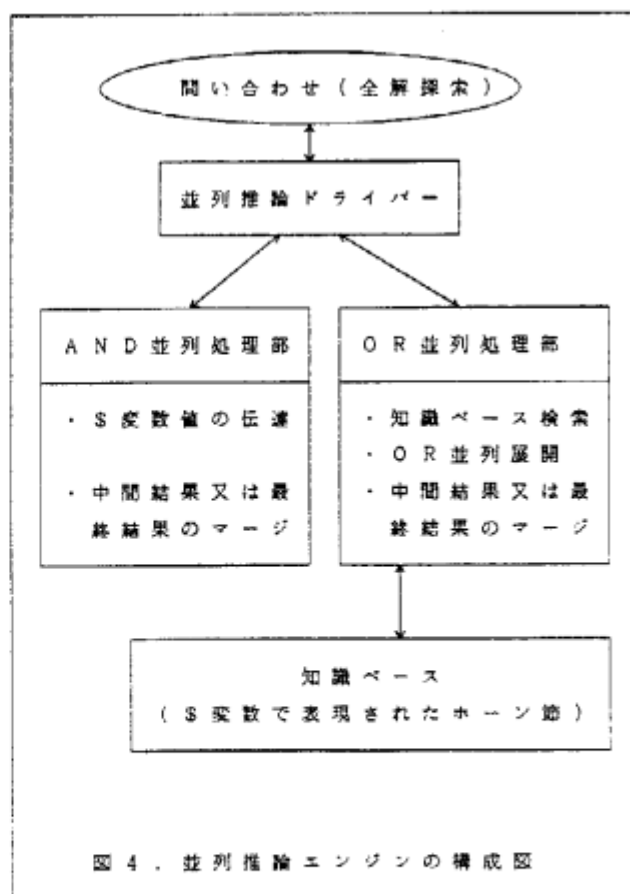


図4. 並列推論エンジンの構成図

有変数(\$1)があると $p(\$1)$ の複数解(例:\$1=1,2,3,\dots\$)を $q(\$1,\$2)$ に伝達しなければならないので、そのための処理を行う。以上によりゴール列の複数解が求まるので、それらをマージする処理が行われる。

OR並列処理部では、並列推論ドライバーから渡されたゴールと単一化するデータ(知識)を知識ベースから検索し、検索結果として得られる複数のデータをストリームで、受け取る。その後、個々のデータを解釈するために、個々のデータを並列処理できるように並列展開を行う。

このようにして並列推論ドライバーは、OR並列とAND並列により、並列推論を進め、ゴールが無くなるまで実行を進める。求められる結果は、

<解答, \$変数の代入状況, 推論履歴等>の集合である。

付録に、本処理系による全解探索エンジンの作成例を示す。

第5図は、この実現プログラムの主要部分について着目した呼び出し関係グラフである。

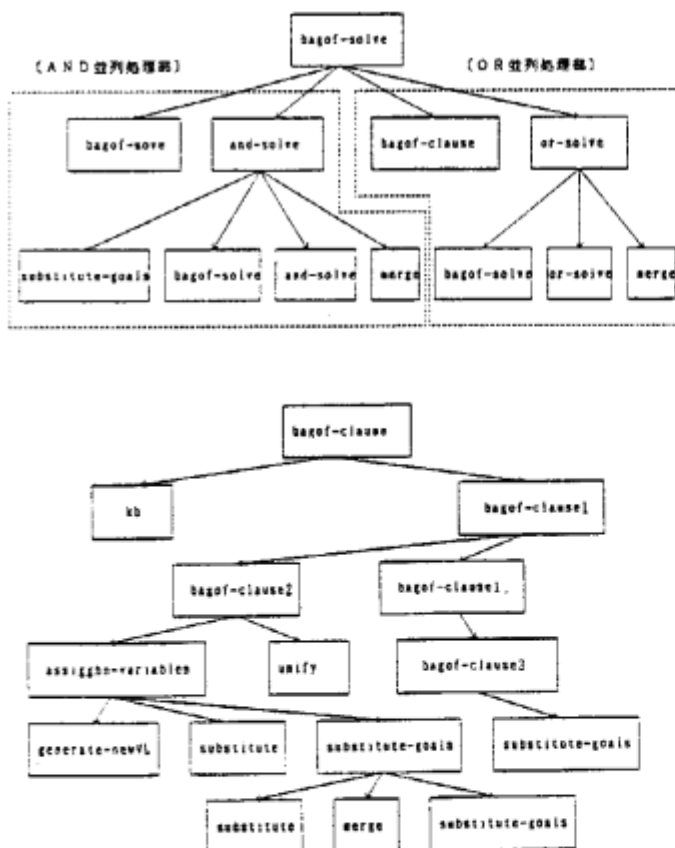


図5. 並列推論エンジンの実現例

bagof-solve が全解探索を主目的とする並列推論エンジンのドライバーに相当する。

AND並列処理部の中のsubstitute-goalsは前述した\$変数値の伝達を行う処理である。and-solve から呼び出されるbagof-solve とand-solve により、ゴール列の論理積の関係が処理される。また、merge では、中間結果又は最終結果として、複数解がマージされる。

OR並列処理部の中のbagof-clauseが、\$変数の単一化検索に相当する。bagof-solve と or-solve により、複数解の並列実行を行い、並列実行により得られた個々の中間結果又は最終結果として、複数解がmerge によりマージされる。

4.2 並列動作

図3の知識ベースに対して、図6に示す問い合わせ“anc(\$10,\$11)の全解探索”を行う問題について、OR並列処理及びAND並列処理により解く手順を、図6から図8を用いて具体的に説明する。

図6において、①は、問い合わせ“ancestor(\$10,\$11)の全解探索”が図4の並列推論ドライバーに入力された状態を示す。ancestor(\$10,\$11)は単一ゴールなのでOR並列処理部に渡され、ancestor(\$10,\$11)に關係する知識ベース検索が行われる。

②は、ancestor(\$10,\$11)に關係する知識ベース検索の結果として得られるデータの条件部を示す。処理を行うときに変数名による矛盾が生じないようにするために、新しい変数名が割当てられた条件部parent(\$12,\$13)が示されている。parent(\$12,\$13)はOR並列処理部に渡され、parent(\$12,\$13)に關係する知識ベース検索が行われる。これにより、③から⑤に示すOR並列処理の解答が図示のように得られる。そして、(A)に示すように、②に対する複数解として、これら③から⑤の解をマージした結果がストリームとして得られる。

以上の②の処理と並行して、⑥の処理が行われる。⑥では、ancestor(\$10,\$11)に關係する知識ベース検索の結果として、“ancestor(\$14,\$15):-parent(\$14,\$16),ancestor(\$16,\$15)”が得られるので、その条件部が示されている。この条件部はゴール列であるので、これはAND並列処理部に渡される。AND並列処理部では、まず、OR並列処理部へparent(\$14,\$16)のゴールを送り、⑦で⑥から⑧の解答を得る。これにより、(\$14,\$16)の値として、(f1,f2),

(f2, f3), (f3, f4) の3つの値が得られるので、ゴール列内の共有変数 \$16 に着目して ancestor(\$16, \$15) を書換え、ancestor(f2, \$15), ancestor(f3, \$15), ancestor(f4, \$15) のそれぞれについて、⑩以下の処理を行うと、(\$16, \$15) の値として (f2, f3), (f2, f4), (f3, f4) の3つの値が得られる。そして、⑧では、(\$14, \$16) と (\$16, \$15) の値を組み合わせた (\$14, \$15) の値として、(f1, f3), (f1, f4), (f2, f4) が求まる。

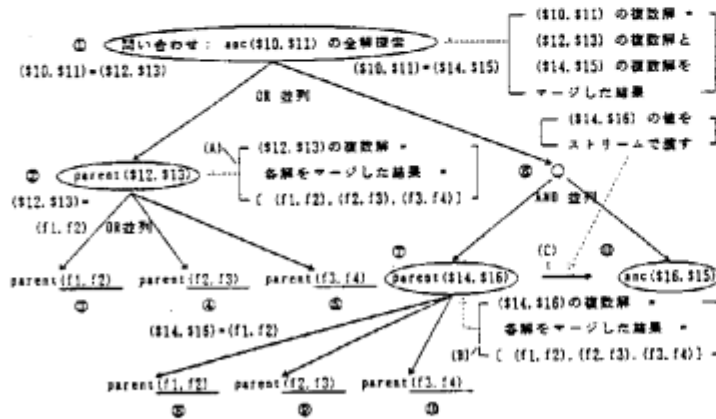


図 6 . 並列動作例 - 1

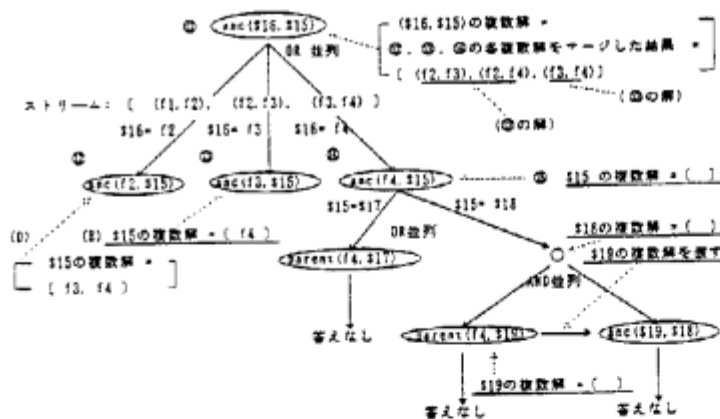


図 7 . 並列動作例 - 2

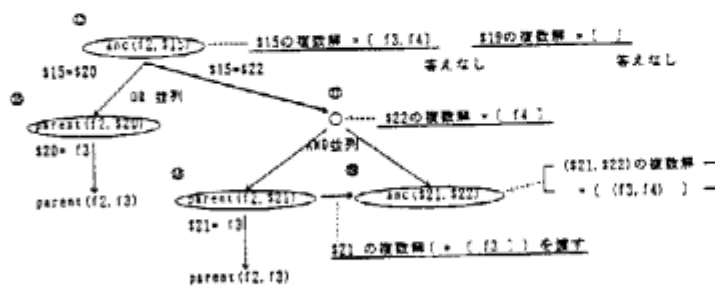


図 8 . 並列動作例 - 3

以上から、⑩の問い合わせの解答を出力するために、OR 並列処理部では、⑧と⑨の解答をマージする。これにより、次のような複数解が得られる。

(\$10, \$11) = (f1, f2), (f2, f3), (f3, f4),
(f1, f3), (f1, f4), (f2, f4)

以下、(\$16, \$15) の解答を得るための⑩以下の処理について、図 7 と図 8 を用いて、具体的に説明する。図 7 において、⑧から⑨は、ストリームとして渡された各解答をもとに設定された新たなゴールである。(D), (E) は、それぞれ⑧と⑨の解答である。⑩の解答は、図に示すように、存在しない。⑩は、図 8 で、⑩から⑪に示すように、前述した OR 並列処理と AND 並列処理を行うことにより、解 (D) を得る。同様に、⑩に対して、解 (E) を得る。また、⑩に対しては、解答が存在しないという結論を得る。このような結果から、(D), (E) をマージすると前述した (\$16, \$15) の解答が得られる。

図 8 は、図 7 の⑩の解答を得る手順を示す。これは、図 6 で説明したのと同じ方法で順次解答を求めている。

4.3 測定結果

図 3 の知識ベースを使い、図 6 で示される問い合わせの合数効果を測定した。この知識ベースでは、OR 並列処理部で 2 1 回の知識ベース検索の要求が出されており、86% 以上が OR 処理であることが分かった。図 9 に合数効果を表す測定結果を示す。さらに、この問題は、データ量を増やすと、並列度が高くなることに着目し、並列性能がどの程度上がるかの測定を行った。その結果を図 10 に示す。

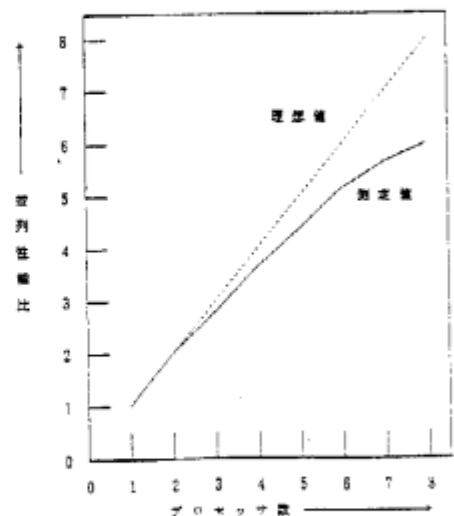


図 9 . 合数効果

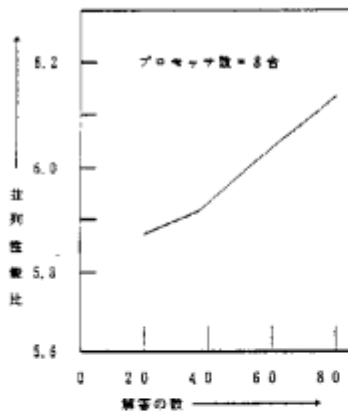


図10. 問題のサイズに対する並列性能比

5. まとめ

GHCを使い、OR並列処理部とAND並列処理部をもつ全解探索用の並列推論エンジンを試作し、並列効果が出ることを確認した。しかし、\$変数を含む項の単一化や代入は、GHC自身で書いているため、知識ベース検索のスピードに問題がある。また、知識ベースのデータ量が増大するにつれ、益々、重要な問題になってくる傾向がある。

現在、この知識ベース検索機能を、GHCよりも下位の言語で作成しており、これを、GHCと結合を行っている。

〔謝辞〕

本研究に当たり、日頃から有益なコメントを下されたICOT第三研究室・伊藤室長、御富士通研究所・林人工知能研究部長、ICOTのKBMメンバーの方々に深謝致します。

〔参考文献〕

- [1] Bowen, D.L.: DEC-10 PROLOG USER'S MANUAL. University of Edinburgh (1981).
- [2] S.Kasif, M.Kohli and J.Winker: 'PRISM: A Parallel inference system for Problem Solving', Proc. of the Logic Programming Workshop 83, pp.123-152 (1983).
- [3] K.Ueda: Guarded Horn Clauses, Technical Report TR-103, ICOT (1985).
- [4] S.Takeuchi: 並列問題解決用言語 ANDOR-II, KP-87-10 (1987).
- [5] K.Ueda: "Making Exhaustive Search Programs Deterministic II", Proc. of 3rd Conf. of Japan Society of Software Science and Technology (1986).
- [6] Rong Yang: P-Prolog: A Parallel Logic Programming Language, Series in Computer Science - Vol.9, World Scientific Publishing Co Pte Ltd, (1987).

〔付録〕全解探索用の並列推論エンジンのプログラム例

```

kb(testkb,X):-true
X=[(and(S(1),S(2)),parent(S(1),S(2)),S(1),S(2)),
  (and(S(3),S(4)),(parent(S(3),S(4)),and(S(5),S(4))),S(3),S(4),S(5)),
  (parent(f1,f2),true,[ ]),
  (parent(f2,f3),true,[ ]),
  (parent(f3,f4),true,[ ])].

test(Goals,VL,Results,X):-true
bagof_solve(testkb,Goals,VL,[ ],[ ],Results,i,X).

bagof_solve(KB,true,VL,Binf,Bis,Result,PE,X):-true
Result=[VL,Binf,Bis].
bagof_solve(KB,(P,Q),VL,Binf,Bis,Result,PE,X):-true
bagof_solve(KB,P,VL,Binf,Bis,Result1,PE,X),
and_solve(KB,Q,Binf,Bis,Result2,Result1,PE,X),
bagof_solve(KB,P,VL,Binf,Bis,Result,PE,X):-PE=(Q,X),
bagof_clause(KB,P,ClauseList),
or_solve(KB,ClauseList,VL,Binf,Bis,Result,PE,X).

and_solve(KB,Q,Binfa,History,[[B1,Binf,Bis]RT],Result,PE,X):-wait(Q),
substitute_goals(Binf,Q,Q1,_),
bagof_solve(KB,Q1,B1,Binf,Bis,Result1,PE,X),
and_solve(KB,Q,Binfa,History,B2,Result2,PE,X),
merge(Result1,Result2,Result),
and_solve(KB,Q,Binfa,History,[ ],Result,PE,X):-wait(Q),Result=[ ].

or_solve(KB,[[Head:-Body],_],_:[ClauseList1,VL,Binf,Bis,Result,PE,X]):-true
replaceVL([_],VL,NewVL),
append([_],Binf,BinfNew),
append([_],Bis,BisNew),
bagof_solve(KB,Body,NewVL,BinfNew,BisNew,Result1,PE,X),
or_solve(KB,ClauseList,VL,Binf,Bis,Result2,PE,X),
merge(Result1,Result2,Result),
or_solve(KB,[ ],VL,Binf,Bis,Result,PE,X):-true,Result=[ ].

substitute_goals(Sub,Goals,SGoals,BindOut):-wait(Sub),
substitute_goals(Sub,Goals,SGoals,[ ],BindOut).

replaceVL([_],VL,NewVL):-true
my_element(V,[_],VL,replaceVL([_],VL,NewVL)),
merge([_],NewVL,NewVL),
replaceVL([_],VL,NewVL):-true,NewVL=[ ].

substitute_goals(Sub,[G1,G2],SGoals,BindOut):-true
substitute(Sub,G1,SG1,Bind),
SGoals=[SG1,SG2],
merge(BindOut,Bind,BindOut),
substitute_goals(Sub,G2,SG2,BindOut),
substitute_goals(Sub,G,SGoal,BindOut):-GV=(G1,G2),
substitute(Sub,G,SGoal,Bind),
merge(BindOut,Bind,BindOut).

bagof_clause(KB,Head,SetofClause):-true
kb(KB,ClauseList),
bagof_clause(Head,ClauseList,SetofClause).

bagof_clause(Head,[C:CL],SetofClause):-true
bagof_clause2(Head,C,SetofClause,SetofNewClause),
bagof_clause(Head,CL,SetofNewClause),
bagof_clause(Head,[ ],SetofClause):-true,SetofClause=[ ].

bagof_clause2(Head,[E,B,VL],SetofClause,SetofNewClause):-true
assignVLs(VL,E,B,VL1,B1,B2),
unify(Head,E1,E,inf),
bagof_clause3(Head,E,B,B1,inf,SetofClause,SetofNewClause).

bagof_clause3(Head,E,B,B1,inf,SetofClause,SetofNewClause):-
if-fail
substitute_goals([_],B,B1,_),
SetofClause=[(E-B1),inf],SetofNewClause,
bagof_clause3(Head,E,B1,B1,inf,SetofClause,SetofNewClause):-true
SetofNewClause=SetofClause.

assignVLs(VL,E,B,VL1,B1,B2):-wait(B),
generate_newVL(VL,VL1),
substitute(VL1,E,B1,_),
substitute_goals(VL1,B,B1,_).

generate_newVL([_],VL1):-true
generate(B1),
VL1=[B1,S(R1),O],V2,
generate_newVL(V2,V3),
generate_newVL([ ],VL1):-true,VL=[ ].

```