

ワークショップ開催要項

- 会議名 FGCS'94 ワークショップ「並列／分散処理による LSI-CAD」
FGCS'94 Workshop on Parallel and Distributed LSI-CAD

- 趣旨

LSI-CAD への並列処理の応用は、その必要性を指摘されながら、いまだ本格的実用期に入ったとはいえません。その一方で、近年のマルチプロセッサワークステーションサーバー機や超並列計算機の製品化は急激な進展を見せ、並列処理の利用環境の面では著しい改善が見られます。

本ワークショップでは、このような時期であることを踏まえ、並列／分散処理による LSI-CAD に関心を持つ研究者が一堂に会する機会を提供します。そして、日頃の研究成果や開発経験、問題意識などを交換することにより、当該領域の技術の現状を鳥瞰するとともに、問題点を整理し今後の本格的実用化への方向性を探るものです。

また、第五世代コンピュータ (FGCS) プロジェクトにおいて成果のあった並列 LSI-CAD プログラムの研究開発を振り返り、同プロジェクトの並列プログラミング技術が、当該領域でいかに利用され、今後さらにどのような形で広く活用可能かについて検討します。

- テーマ 並行処理および分散処理を利用した電気系 CAD に関する

- ・基礎理論、計算モデル、アルゴリズム、
- ・システム設計、試作、
- ・性能解析、評価、
- ・運用、その他

新規発表、従来の研究のまとめと今後の展望、サーベイと将来展望に関する招待講演などを含みます。

- 日時 1994 年 12 月 15 日 (木)～16 日 (金)
- 会場 シェーンバツハ砂防 (東京都千代田区平河町 2-7-5)

- 主催 (財) 新世代コンピュータ技術開発機構
- 協賛 電子情報通信学会 VLSI 設計技術研究会、
情報処理学会設計自動化研究会

- プログラム委員会

- 瀧 和男 (代表幹事) (神戸大学工学部)
- 木村晋二 (奈良先端科学技術大学院大学)
- 白石洋一 (群馬大学工学部)
- 伊達 博 ((株) 日立製作所日立研究所)
- 松本幸則 (三洋電機 (株) ハイパーメディア研究所)